

HLSB-37T2 I/O

<http://www.steptecnica.com/>

■ HLSB-37T2 SW 説明

SW1 ----- アドレス設定 SW

- 1 ~ 32 → アドレス設定 SW (1 が LSB 32 が MSB)
- A → SSA 設定 SW
- B → SSB 設定 SW
- S0 → 転送レート設定 SW
- S1 → 転送レート設定 SW

S1	S0	転送レート
OFF	OFF	12Mbps
OFF	ON	6Mbps
ON	OFF	3Mbps
ON	ON	1.5Mbps

SW2 ----- ターミネーション抵抗接続の有無

- ON → 抵抗挿入
- OFF → 抵抗未挿入

SW3 ----- 伝送仕様切り替え

- H → ハーフデュプレックス仕様
- F → フルデュプレックス仕様

通信ケーブル

<フルデュプレックス仕様>

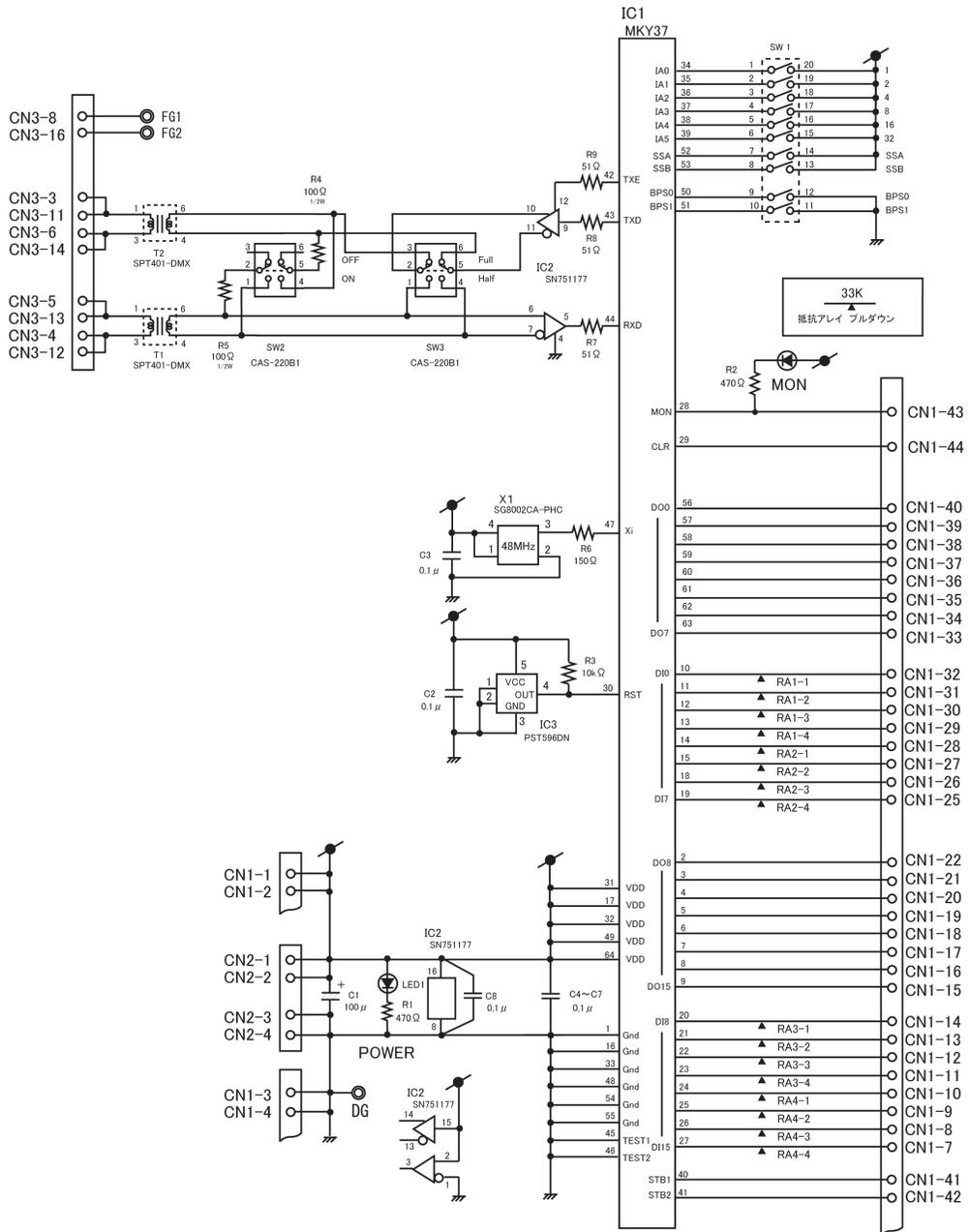
一般 LAN ケーブルをご使用ください。

信号端子は CN3 (伝送コネクタ) 表を参照してください。

<ハーフデュプレックス仕様>

HLSB-37T2 (HLS 端末基板) RXD 信号端子 (CN3 5,4,13,12) が有効となります。

■ HLSB-37T2 回路図



■ ピンアサイン

CN1 (i/o コネクタ)

信号名	ピン番号	ピン番号	信号名
VDD (5V)	1(a1)	2(b1)	VDD (5V)
GND (0V)	3(a2)	4(b2)	GND (0V)
NC	5(a3)	6(b3)	NC
DI 15	7(a4)	8(b4)	DI 14
DI 13	9(a5)	10(b5)	DI 12
DI 11	11(a6)	12(b6)	DI 10
DI 9	13(a7)	14(b7)	DI 8
DO 15	15(a8)	16(b8)	DO 14
DO 13	17(a9)	18(b9)	DO 12
DO 11	19(a10)	20(b10)	DO 10
DO 9	21(a11)	22(b11)	DO 8
NC	23(a12)	24(b12)	CLR
DI 7	25(a13)	26(b13)	DI 6
DI 5	27(a14)	28(b14)	DI 4
DI 3	29(a15)	30(b15)	DI 2
DI 1	31(a16)	32(b16)	DI 0
DO 7	33(a17)	34(b17)	DO 6
DO 5	35(a18)	36(b18)	DO 4
DO 3	37(a19)	38(b19)	DO 2
DO 1	39(a20)	40(b20)	DO 0
STB 1	41(a21)	42(b21)	STB2
MON	43(a22)	44(b22)	CLR

(PCN12A-44P-2.54DS ヒロセ)

CN2 (電源コネクタ)

信号名	ピン番号
VDD(+5V)	1
VDD(+5V)	2
GND(0V)	3
GND(0V)	4

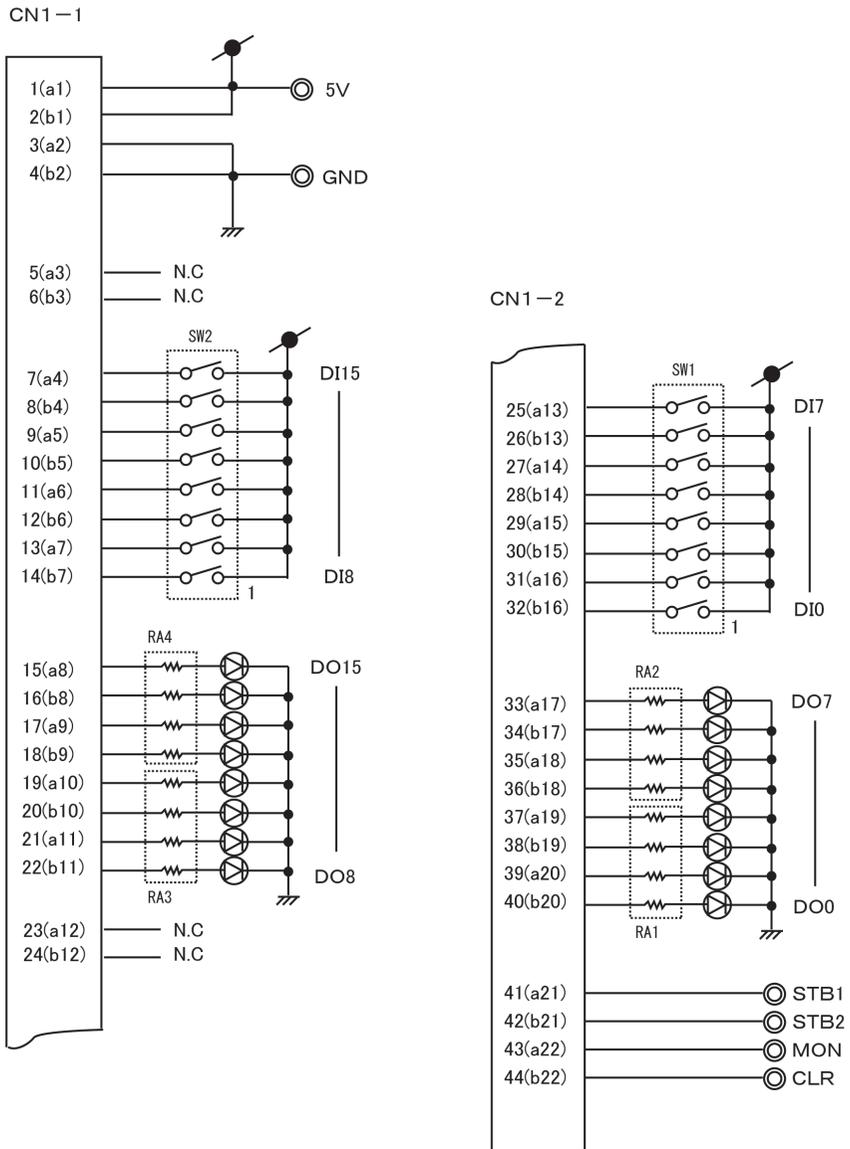
(B4B-XH-A 日圧)

CN3 (伝送コネクタ)

信号名	ピン番号
TXD +	3, 11
TXD -	6, 14
RXD +	5, 13
RXD -	4, 12

(TM5RSB1616(50) ヒロセ)

■ HLSB-37T2I/O 回路図



PCN13-44S-2.54DS(71) 仕様

■開発・製造

株式会社ステップテクニカ

〒 358-0011 埼玉県入間市下藤沢 757-3

TEL: 04-2964-8804

<http://www.steptecnica.com/>

info@steptecnica.com

HLSB-37T2 I/O

ドキュメント No : HLSB37T2 I/O-V.1.1J

発行年月日 : 2018 年 3 月