

HLSB-T JF説明

J1, J2 ----- 伝送仕様切り替え
A-B ハーフデュプレックス仕様
B-C フルデュプレックス仕様

J3 ----- アウトアドレスモード設定 (36~ 41)
ピン番号 J3 A-B J3 B-C
36 OA0(OUT) FC1(IN)
37 OA1(OUT) FC2(IN)
38 OA2(OUT) FC3(IN)
39 OA3(OUT) STOP(IN)
40 OA4(OUT) CO1(OUT)
41 OA5(OUT) CO2(OUT)

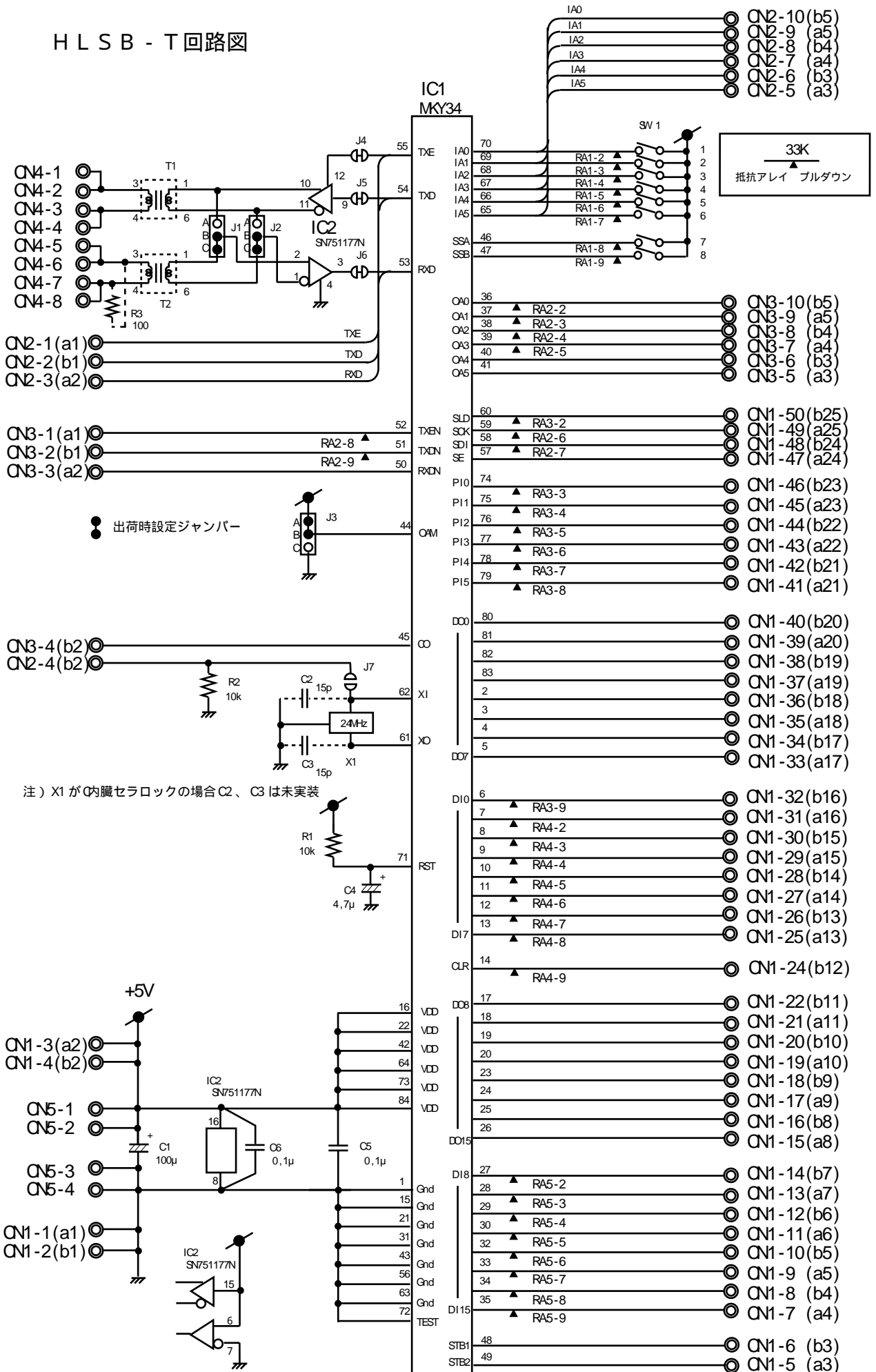
* FC, STOP, CO機能を使用しない時は、カスケード仕様 (J3 A-B)
で御使用下さい。

J4, J5, J6 ----- カスケード接続伝送回路切換え
カスケード接続の追加基板として使用する場合は、 J4, J5, J6
パターンをカットして下さい。

J7 ----- 外部CLK入力仕様
カスケード接続の追加基板として使用し、カスケード前段の
基板よりCLKをもらう場合は、 X1(24MHz) C2, C3(15pF)を
取外して、 J7をハンダショートして下さい。

SM1 ----- アドレス設定 SW
1~ 6 アドレス設定 SW(1がLSB 6がMSB)
7 SS~~A~~設定 SW
8 SS~~B~~設定 SW
カスケード接続の追加基板として使用する場合は、 SMの
1~ 6を全てOFFにして下さい。

HLSB-T回路図



QN1 (i/oコネクタ-)

信号名	ピン番	ピン番	信号名
GND (0V)	1(a1)	2(b1)	GND (0V)
VDD (5V)	3(a2)	4(b2)	VDD (5V)
STB 2	5(a3)	6(b3)	STB 1
DI 15	7(a4)	8(b4)	DI 14
DI 13	9(a5)	10(b5)	DI 12
DI 11	11(a6)	12(b6)	DI 10
DI 9	13(a7)	14(b7)	DI 8
DO 15	15(a8)	16(b8)	DO 14
DO 13	17(a9)	18(b9)	DO 12
DO 11	19(a10)	20(b10)	DO 10
DO 9	21(a11)	22(b11)	DO 8
NC	23(a12)	24(b12)	CLR
DI 7	25(a13)	26(b13)	DI 6
DI 5	27(a14)	28(b14)	DI 4
DI 3	29(a15)	30(b15)	DI 2
DI 1	31(a16)	32(b16)	DI 0
DO 7	33(a17)	34(b17)	DO 6
DO 5	35(a18)	36(b18)	DO 4
DO 3	37(a19)	38(b19)	DO 2
DO 1	39(a20)	40(b20)	DO 0
PI 5	41(a21)	42(b21)	PI 4
PI 3	43(a22)	44(b22)	PI 2
PI 1	45(a23)	46(b23)	PI 0
SE	47(a24)	48(b24)	SDI
SCK	49(a25)	50(b25)	SLD

(PCN12A-50P-2.54DS ヒコト)

QN2(カケド接続)

信号名	ピン番
TXE	1(a1)
TXD	2(b1)
RXD	3(a2)
XI	4(b2)
IA 5	5(a3)
IA 4	6(b3)
IA 3	7(a4)
IA 2	8(b4)
IA 1	9(a5)
IA 0	10(b5)

(PCN13-10S-2.54DS ヒコト)

QN3(カケド接続)

信号名	ピン番
TXEN	1(a1)
TXDN	2(b1)
RXDN	3(a2)
CO	4(b2)
OA 5	5(a3)
OA 4	6(b3)
OA 3	7(a4)
OA 2	8(b4)
OA 1	9(a5)
OA 0	10(b5)

(PCN12A-10P-2.54DS ヒコト)

QN4(伝送コネクタ-)

信号名	ピン番
TXD +	1 ,2
TXD -	3 ,4
RXD +	5 ,6
RXD -	7 ,8

(B8B-XH-A 日圧)

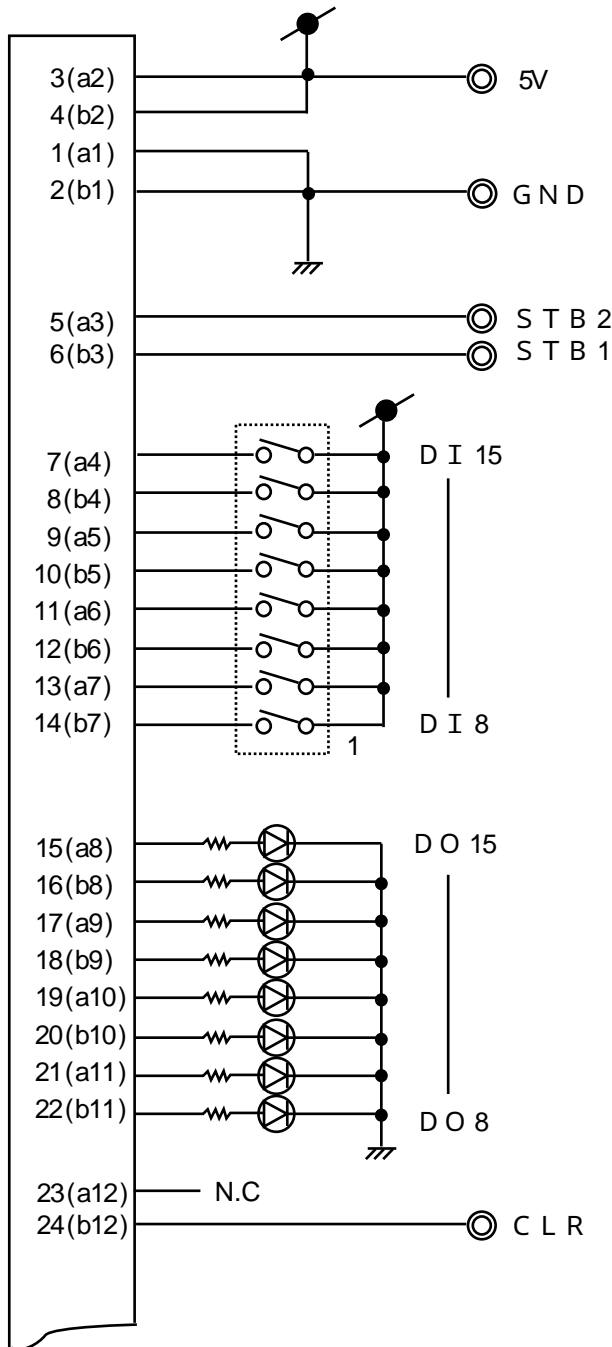
QN5(電源コネクタ-)

信号名	ピン番
VDD(+5V)	1
VDD(+5V)	2
GND(0V)	3
GND(0V)	4

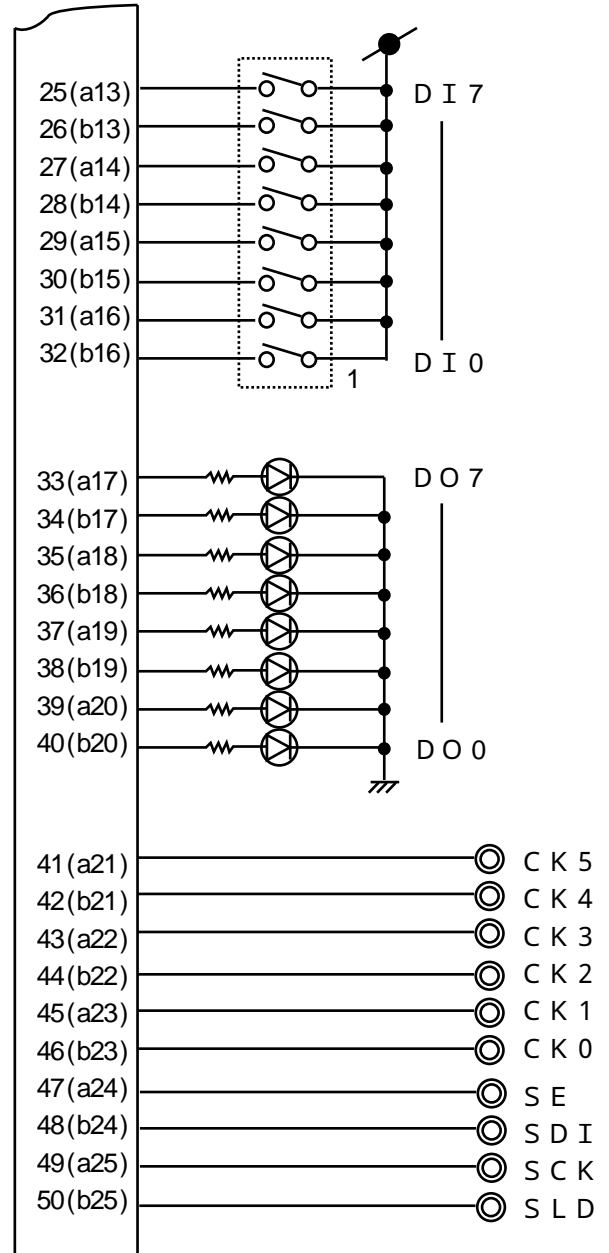
(B4B-XH-A 日圧)

HLSB - T I / O回路図

CN1 - 1



CN1 - 2



(PCN13-50S-2.54DS 707)